



# 2022 盛群校園徵才

盛群半導體(HOLTEK)為全球專業微控制器IC設計領先廠商，我們以創新為使命。我們的產品應用於生活上一切，讓你我的生活更智慧、更便利。我們邀請你加入盛群，一起打造智慧生活、擘劃未來。

加入盛群  
預約未來

熱門職缺 >>

數位IC設  
計工程師

32-bit  
MCU驗證  
工程師

32-bit  
技術企劃  
工程師

32-bit  
MCU應用  
工程師

8-bit  
MCU應用  
工程師

- 歡迎具備電機/電子/資工/控制/通訊/醫電/光電相關科系大學/碩士應屆畢業同學參加
- 徵才窗口：陳管理師 03-5631999 分機 61232 / 履歷投遞 E-mail: 6202mcuc@holtek.com.tw



盛群半導體為國內專業微控制器IC設計領導廠商，成立於1998年，營業範圍主要包括微控制器IC及其周邊元件之設計、研發與銷售。目前盛群半導體產品範圍包括有泛用型與專用型微控制器(MCU)，涵蓋語音、通訊、電腦週邊、家電、醫療、車用及安全監控等應用領域，此外並提供各種電源管理、LCD/LED驅動/控制晶片、超高解晰度指紋辨識Sensor與各類型傳感器模組等週邊元件。

職缺	職務內容	條件要求
數位IC設計工程師	<ul style="list-style-type: none"> <li>• 32-Bit MCU IC RTL 設計與驗證</li> <li>• FPGA 設計與實現</li> <li>• Low Power 設計與驗證</li> <li>• Front-end Flow實現與驗證</li> <li>• Synthesis/Static Timing Analysis/Formal Verification/DFT/ATPG</li> <li>• 與後段人員合作解決Timing收斂問題</li> </ul>	<ul style="list-style-type: none"> <li>• Verilog coding and Simulation</li> <li>• UPF/CPF Design</li> <li>• Front-end Tool：Synthesis/Primitime/LEC or Formality</li> <li>• DFT and ATPG</li> <li>• C/C++/Perl Coding</li> <li>• ARM Cortex-M SoC架構</li> <li>• CMOS電路設計</li> <li>• 半導體基礎</li> </ul>
32-bit MCU技術企劃工程師	<ul style="list-style-type: none"> <li>• 32-Bit MCU 技術企劃。</li> </ul>	<ul style="list-style-type: none"> <li>• 擅長工具：C、ARM、Circuit Design、Firmware</li> <li>• 工作技能：半導體產業市場分析</li> <li>• 其他條件： <ol style="list-style-type: none"> <li>1.電子、電機相關系所畢業，具MCU相關設計或軟、硬體經驗。</li> <li>2.熟悉C語言、ARM Cortex-M架構、相關MCU周邊IP應用及基本IC設計流程。</li> <li>3.對32-bit MCU技術規格企劃、應用及驗證有經驗或有興趣者。</li> </ol> </li> </ul>
32-bit MCU系統驗證工程師	<ul style="list-style-type: none"> <li>• 32-bit MCU (ARM Cortex-M series)開發與各類週邊IP驗證、應用韌體開發</li> </ul>	<ul style="list-style-type: none"> <li>• 工作經驗：不拘</li> <li>• 學歷要求：大學、碩士</li> <li>• 科系要求：電機、電子、資訊工程相關</li> <li>• 語文條件：英文(聽:略懂、說:略懂、讀:中等、寫:中等)</li> <li>• 其他條件：程式以C語言為主並具備基礎電子電路分析與除錯能力</li> </ul>
MCU產品應用工程師	<ul style="list-style-type: none"> <li>• 負責公司MCU相關產品與應用開發</li> <li>• 負責產品電路設計及改進，PCB設計和程式碼編寫</li> <li>• 電子產品分析、調試、驗證、及改版工作</li> <li>• 為客戶提供技術支持</li> </ul>	<ul style="list-style-type: none"> <li>• 熟悉電子電路原理和硬體設計，熟練電路繪圖軟體使用</li> <li>• 熟悉C語言程式設計、具韌體、演算法開發能力尤佳</li> <li>• 具備閱讀英文Datasheet、技術規格分析能力</li> <li>• 熟悉Holtek單晶機/Arm Cortex-M系列及周邊軟硬體應用尤佳</li> <li>• 具硬體線路設計及EMC相關經驗尤佳</li> <li>• 曾參加盛群盃MCU創意設計競賽獲獎者優先錄用</li> </ul>
IC佈局工程師	<ul style="list-style-type: none"> <li>• DRC(設計規則檢查) / LVS(版圖邏輯驗證) command file 撰寫 (1人)</li> <li>• 數位IC Layout(2人)</li> </ul>	<ul style="list-style-type: none"> <li>• DRC/LVS command file 撰寫者：有Layout 經驗者佳</li> <li>• IC Layout：有IC Layout 經驗者</li> <li>• 電機電子科系 專科/大學部</li> </ul>